**Vacature voor masters elektronica (m/v)**

Sofics, een markt- en wereldleider in semiconductor intellectual property ontwikkeling en licensing, is steeds op zoek naar nieuwe gemotiveerde talenten, alsook nieuwe horizonten en toepassingen van geïntegreerde schakelingen. We bieden kansen voor zowel ervaren ingeniers alsook voor starters.

Zo zijn we momenteel op zoek naar meerdere:

**(senior) analoog IC ontwerpers – micro/nano elektronica**

Medewerkers met dit profiel leverden recent onze ontwerpen aan voor legacy compatible GPIO in FinFET technologie, voor communicatie chips voor de auto, en voor high-speed data center interface chips.

Momenteel zijn we vooral bezig met micro en nano CMOS designs (mainstream voor consumer applicaties), in BCD technologie (vooral automotive applicaties) en in FinFET technologie (voor de meest geavanceerde applicaties). Alles is silicium (silicon).

**Functieomschrijving:**

Je versterkt ons team van ambitieuze en innovatieve ingenieurs voor silicium geïntegreerde schakelingen – analoog ontwerp. Je beslist mee over de roadmap en breidt die ook uit. Je neemt deel aan de ontwikkeling van ontwerpen met nieuwe en uitdagende specificaties en checkt de haalbaarheid van bepaalde innovaties. Je introduceert best design practices en flows. Je verbetert het niveau van technische expertise van jezelf en het analoge ontwerp en IP-ontwikkelingsteam.

Uniek voor de zeer ruime regio, werk je bij Sofics onder andere ook in ’s werelds meest geavanceerde FinFET technologie. Dit kan omwille van de unieke relaties die Sofics heeft opgebouwd met alle FinFET producenten van vandaag.

**Aanbod:**

Je komt terecht in een KMO met een uitgebreid internationaal klantenbestand, gezonde financiën en een sterk groeipotentieel. We bieden een aantrekkelijk en competitief salarispakket met diverse extralegale voordelen. Je kunt groeien en onafgebroken kennis opdoen binnen een stabiel en prestigieus kader. Je kunt echte verantwoordelijkheid nemen en je talenten botvieren.

Je staat in nauwe interactie met bedrijven die tot de absolute top van de halfgeleider sector behoren. Je krijgt volop de kans te ontwerpen en kennis te ontwikkelen in 's werelds meest geavanceerde halfgeleidertechnologieën voor consumententoepassingen: FinFET-CMOS-SOI, en automotive: BCD.

Jouw ontwerpen zullen gebruikt worden in spel consoles, smart phones en smart watches, autos en robots, flat screens en Bluetooth applicaties, vliegtuigen en satellieten...

Wij bieden de flexibiliteit van een start-up, de stabiliteit van een gevestigd, winstgevend en robuust bedrijf, met faciliteiten en voordelen die elke andere mogelijkheid in onze sector evenaren of overtreffen.

Omdat wij dat belangrijk vinden werken we vanuit een zelf ontworpen BEN (bijna energie neutraal) gebouw met ruime werkplekken, state-of-the-art labo en aangename rust- en vergaderplaatsen. Daarnaast faciliteren we een gepersonaliseerde mix van kantoor- en thuiswerk.

**Functieprofiel:**

* Je bent ingenieur in de micro- of nano-elektronica (of gelijkaardig of gelijkwaardig door ervaring) met meerdere jaren ervaring in analoog circuit ontwerp
* Je beschikt over sterke vaardigheden en uitgebreide kennis in analoge ontwerp methodes
* Je kan goed zowel zelfstandig als in teamverband werken
* Je demonstreert creatief, kritisch en onafhankelijk denken
* Je converseert, presenteert en schrijft vlot in het Engels
* Je woont op pendelbare afstand van onze locatie in Aalter, Oost-Vlaanderen

**Plaats tewerkstelling:**

SOFICS BV Sint-Godelievestraat 32 9880 Aalter – hybride werkmogelijkheden.

**Contract:**

Vast contract – onbepaalde duur

**Solliciteren met CV via email aan vacature@sofics.com**

**Volg Sofics op LinkedIn om op de hoogte te blijven indien een nieuwe job niet meteen aan de orde is –** [**https://www.linkedin.com/company/sofics**](https://www.linkedin.com/company/sofics)

**Job opening for masters in electronics (m/f)**

Sofics, a market and world leader in semiconductor intellectual property development and licensing, is always looking for new motivated talents, as well as new horizons and applications of integrated circuits. We offer opportunities for both experienced engineers as well as starters.

For example, we are currently looking for several:

**(senior) analog IC designers - micro/nano electronics**

Employees with this profile recently delivered our designs for legacy compatible GPIO in FinFET technology, for car communication chips, and for high-speed data center interface chips.

Currently we are mainly working on micro and nano CMOS designs (mainstream for consumer applications), in BCD technology (mainly automotive applications) and in FinFET technology (for the most advanced applications). Everything is silicon.

**Job Description:**

You will join our international team of ambitious and innovative engineers for silicon integrated circuits - analog design. You will help to decide and to expand the roadmap. You participate in the development of designs with new and challenging specifications and check the feasibility of certain innovations. You introduce best design practices and flows. You improve the level of technical expertise of yourself and the analog design and IP development team.

Unique to the very broad region, your work at Sofics includes working in the world's most advanced FinFET technology. This is possible because of the unique relationships Sofics has established with all of today's FinFET manufacturers.

**Offer:**

You will join an SME with an extensive international customer base, healthy finances and strong growth potential. We offer a competitive and attractive salary package with various fringe benefits. You can grow and gain continuous knowledge within a stable and prestigious framework. You can take real responsibility and exercise your talents.

You will interact closely with companies belonging to the absolute top of the semiconductor sector. You will have ample opportunity to design and develop knowledge in the world's most advanced semiconductor technologies for consumer applications: FinFET-CMOS-SOI, and automotive: BCD.

Your designs will be used in game consoles, smart phones and smart watches, cars and robots, flat screens and Bluetooth applications, airplanes and satellites....

We offer the flexibility of a start-up, the stability of an established, profitable and robust company, with facilities and benefits that match or exceed any other opportunity in our industry.

Because we value this, we operate out of a self-designed BEN (nearly energy neutral – an official label) building with spacious workstations, state-of-the-art lab and pleasant rest and meeting spaces. We also facilitate a personalized mix of office and home work.

**Job Description:**

- You are an engineer in micro or nano electronics (or similar or equivalent by experience) with several years of experience in analog circuit design

- You have strong skills and extensive knowledge in analog design methods

- You can work well both independently and as part of a team

- You demonstrate creative, critical and independent thinking

- You converse, present and write fluently in English

- You (are willing to) live within commuting distance of our location in Aalter, Belgium

**Place of employment:**

SOFICS BV Sint-Godelievestraat 32 9880 Aalter - hybrid work opportunities.

**Contract:**

Fixed contract - unlimited duration.

**Apply with CV via email to** **vacature@sofics.com**

**Follow Sofics on LinkedIn to stay updated if a new job is not immediately forthcoming -** [**https://www.linkedin.com/company/sofics**](https://www.linkedin.com/company/sofics)